(19)日本国特許庁 (JP)

四公開特許公報(A)

(11)特許出顧公開番号 特開2000-294153 (P2000-294153A)

(43)公開日 平成12年10月20日(2000.10.20)

(51) Int.CL7		識別記号	ΡI		5	·-マコード(参考)
H01J	11/02		H01J	11/02	В	2H113
	11/00			11/00	K	5 C 0 4 0
// B41M	1/00		B41M	1/00		

審査請求 未請求 請求項の数7 OL (全 5 頁)

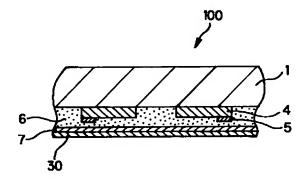
(21)出願番号	特顯平11-103805	(71)出顧人 000002897
		大日本印刷株式会社
(22)出顧日	平成11年4月12日(1999.4.12)	東京都新宿区市谷加賀町一丁目1番1号
		(72)発明者 大東 良一
		東京都新宿区市谷加賀町一丁目1番1号
		大日本印刷株式会社内
		(74)代理人 100098006
		弁理士 皿田 秀夫 (外1名)
		Fターム(参考) 2月113 AAO6 BA10 BB09 CA17 CA46
		DAD7 DAG4 EA07
		50040 FA01 FA04 CB03 CB14 CE07
		GE08 GE09

(54) 【発明の名称】 プラズマディスプレイパネル用前面板ユニットおよびそれを用いたプラズマディスプレイパネル

(57)【要約】

【課題】 MgOの潮解反応を防止でき、極めて保存性 に優れることはもとより、パネルサイズの大型化にも比較的容易に対応でき、作業性に優れるプラズマディスプレイパネル用前面板ユニットを提供すること、およびこれを用いたプラズマディスプレイパネルを提供することにある。

【解決手段】 基板と、この基板の上に形成された電極、誘電体層、およびMgO保護層を備えるプラズマディスプレイパネル用前面板ユニットにおいて、前記MgO保護層の上に酸化シリコン(SiOx)層を形成してなるように構成する。



【特許請求の範囲】

【請求項1】 基板と、この基板の上に形成された電 極、誘電体層、およびMgO保護層を備えるプラズマディスプレイパネル用前面板ユニットにおいて、

前記MgO保護層の上に酸化シリコン(SiOx)層が 形成されてなることを特徴とするプラズマディスプレイ パネル用前面板ユニット。

【請求項2】 前記酸化シリコン(SiOx)層におけるSiOxのX値が、1.0~2.0である請求項1に記載のプラズマディスプレイパネル用前面板ユニット。【請求項3】 前記酸化シリコン(SiOx)層におけるSiOxのX値が、1.3~1.9である請求項1に記載のプラズマディスプレイパネル用前面板ユニット。【請求項4】 前記酸化シリコン(SiOx)層の膜厚が、200~1000Åである請求項1ないし請求項3のいずれかに記載のプラズマディスプレイパネル用前面板ユニット。

【請求項5】 前記酸化シリコン (SiOx)層は、前記MgO保護層の形成後に連続的に真空成膜されてなる請求項1ないし請求項4のいずれかに記載のプラズマデ 20ィスプレイパネル用前面板ユニット。

【請求項6】 前記請求項1ないし請求項5のいずれかに記載のプラズマディスプレイパネル用前面板ユニットと、蛍光体層を有するプラズマディスプレイパネル用背面板ユニットとを備え、これらの一対のユニットが密封されたセルを構成するように固着されてなることを特徴とするプラズマディスプレイパネル。

【請求項7】 前記セル内には、プラズマ放電に起因して飛散した前記酸化シリコン (SiOx)層成分が存在してなる請求項6に記載のプラズマディスプレイパネル.

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、プラズマディスプレイパネル用前面板ユニットおよびそれを用いたプラズマディスプレイパネルに関する。

[0002]

【従来の技術】ガス放電パネルであるプラズマディスプレイパネル(PDP)は、2枚の対向するガラス基板にそれぞれ規則的に配列した一対の電極を設け、その間に40Ne、He、Xe等を主体とする希ガスを封入した構造となっている。そして、これらの電極間に電圧を印加し、電極周辺の微小なセル内で放電を発生させることにより、各セルを発光させて表示を行うようにしている。情報を表示するためには、規則的に並んだセルを選択的に放電発光させる。このPDPには、電極が放電空間に露出している直流型(DC型)と絶縁層で覆われている交流型(AC型)の2タイプがあり、双方とも表示機能や駆動方式の違いによって、さらにリフレッシュ駆動方式とメモリー駆動方式に分類される。50

2

【0003】上述のごとくプラズマディスプレイパネルは、2枚のガラス基板を対向させた形態を採択しており、より詳細には、(1)透明基板と、この基板の上に形成された電極、誘電体層、およびMgO保護層を備えるプラズマディスプレイパネル用前面板ユニットと、

(2) 蛍光体層を有するプラズマディスプレイパネル用 背面板ユニットとを備え、これら(1) および(2) の ユニットは、密封されたセルを構成するように一定間隔 で固着されている。

10 【0004】前面板ユニットに形成されるMgO保護層は、主として、放電によるイオン衝撃を防ぐため(耐スパッタ)、および2次電子放出比を高め放電電圧を低下させるために用いられており、このようなMgO保護層は、一般に、EB蒸着法等の真空プロセスにより成膜される。

【0005】しかしながら、MgOには潮解性があるために、例えばMgO保護層を成膜した後に大気中で前面板ユニットを保管すると、MgO表面には下記式で示されるような反応、すなわち、MgOがH2OおよびCO2とそれぞれ反応して、MgCO3・Mg(OH)2を生成させる。

 $[0006]4MgO+3CO_2+4H_2O \rightarrow 3MgCO_3 \cdot Mg(OH)_2 \cdot 3H_2O$

【0007】このような反応により潮解したMgO表面は白濁し、この白濁部分は簡単に削り落とせるくらい脆くなってしまっている。そのため、このようなMgO表面の変化は、PDPパネルの寿命、放電電圧等の性能を低下させてしまい、信頼性、耐久性等の観点から問題がある。

30 【0008】このような問題に対処するために、従来より、(1) MgOを成膜させ前板ユニットを完成させた直後すぐに、このものを真空中で背面板ユニットと接合させて封着したり、あるいは(2) MgOを成膜させ完成した前板ユニットを真空中で保管する等の方法が採択されていた。

[0009]

【発明が解決しようとする課題】しかしながら、上記 (1)および(2)の対処方法では、パネルサイズが大 型化してきた場合には、満足のいく対応をとることがで きない。

【0010】このような実状のもとに本発明は創案されたものであり、その目的は、MgOの潮解反応を防止でき、極めて保存性に優れることはもとより、パネルサイズの大型化にも比較的容易に対応でき、作業性に優れるプラズマディスプレイパネル用前面板ユニットを提供すること、およびこれを用いたプラズマディスプレイパネルを提供することにある。

[0011]

【課題を解決するための手段】このような課題を解決す 50 るために、本発明は、基板と、この基板の上に形成され た電極、誘電体層、およびMg〇保護層を備えるプラズ マディスプレイパネル用前面板ユニットにおいて、前記 MgO保護層の上に酸化シリコン (SiOx)層が形成 されてなるように構成される。

【0012】また、本発明の好ましい態様として、前記 酸化シリコン (SiOx)層におけるSiOxのX値 は、1.0~2.0とされる。

【0013】また、本発明のより好ましい態様として、 前記酸化シリコン (SiOx)層におけるSiOxのX 値は、1.3~1.9とされる。

【0014】また、本発明の好ましい態様として、前記 酸化シリコン (SiOx)層の膜厚は、200~100 0 & とされる。

【0015】また、本発明の好ましい態様として、前記 酸化シリコン (SiOx)層は、前記MgO保護層の形 成後に連続的に真空成膜される。

【0016】また、本発明のプラズマディスプレイパネ ルは、前記プラズマディスプレイパネル用前面板ユニッ トと、蛍光体層を有するプラズマディスプレイパネル用 背面板ユニットとを備え、これら一対のユニットが密封 20 されたセルを構成するように固着されて構成される。

【0017】また、前記プラズマディスプレイパネルの セル内には、プラズマ放電に起因して飛散した前記酸化 シリコン (SiOx) 層成分が存在してなるように構成 される。

【0018】本発明のプラズマディスプレイパネル用前 面板ユニットにおけるMgO保護層の上には、酸化シリ コン (SiOx)層が被着形成されているので、酸素・ 水蒸気バリア性に優れ、MgO保護層の劣化が極めて少 ない。

[0019]

【発明の実施の形態】以下、本発明のプラズマディスプ レイパネル用前面板ユニット100の説明をする前に、 プラズマディスプレイパネル全体の構成を簡単に説明し ておく。

【0020】図1は、AC型PDPの一構成例を示す斜 視図である。この図において、プラズマディスプレイパ ネル用前面板ユニット100(以下、単に「前面板ユニ ット100」と称す)は、前面板1と、この上に形成さ れた維持電極4、バス電極5、誘電体層6、およびMg O層7を有し、さらに本発明においてはこのMgO層7 の上に形成された酸化シリコン (SiOx) 層30を備 えている。この一方で、前面板ユニット100と対をな すプラズマディスプレイパネル用背面板ユニット200 (以下、単に「背面板ユニット200」と称す)は、背 面板2と、この背面板1上に所定の間隙で立設された複 数の隔壁3と、隔壁間に設けられたアドレス電極8と、 このアドレス電極8を覆うように隔壁3間に被着された 蛍光体層9を有している。

に、前面板1(前面板ユニット100)と背面板2(背 面板ユニット200)を離した状態で示してある。図1 に示されるようにAC型PDPは、例えばガラス板等の 透明基板である前面板1と背面板2とが互いに平行に対 峙され、背面板2に立設された隔壁3によって前面板1 と背面板2とが密封されたセルを構成するように一定間 隔で固着されている。

【0022】前面板1の背面板2側(図面において下 **側)には、前述したように例えば、透明電極である維持** 10 電極4と金属電極であるバス電極5とからなる複合電極 が互いに平行に形成され、これを覆うように誘電体層 6、MgO層7、および酸化シリコン(SiOx)層3 0が順次形成されている。このような積層状態は、図2 の部分拡大断面図に詳細に示されている。

【0023】また、背面板2の前面側(図面において上 側)には、複合電極と直交するとともに隔壁3の間に位 置するようにアドレス電極8がストライプ状に互いに平 行に形成され、また、アドレス電極8上のセル底面上に 蛍光体層9が設けられている。

【0024】このようなAC型PDPは面放電型であ り、前面板1における複合電極間に交流電源から所定の 電圧を印加して電場を形成することにより、前面板1と 背面板2と隔壁3とで区画される表示要素としての各セ ル内で放電が行われる。

【0025】そして、この放電により生じる紫外線によ り蛍光体9を発光させることで、前面板1を透過する光 を観察者が視認できるようになっている。

【0026】PDP用の隔壁3は、隔壁形成用塗布組成 物をスクリーン印刷により隔壁形状にパターン印刷する 30 方法や、隔壁形成用塗布組成物をスクリーン印刷、ブレ ードコート、ダイコート等により塗布、乾燥しベタ膜を 形成した後、ベタ膜上に耐サンドブラスト性を有するマ スクをパターン状に形成し、サンドブラスト加工を行 い、マスクを剥離した後焼成する方法等により形成され

【0027】このような焼成後に形成される隔壁3は、 隔壁3の溶融母体となるガラスフリットと、主として、 隔壁の形態および強度を維持するための骨材とが含有さ れている。

【0028】本発明における第1の特徴は、図1および 図2に示されるように前面板ユニット100の構造にあ る。すなわち、本発明の前面板ユニット100における MgO保護層7の上には酸化シリコン(SiOx)層3 0が形成されている。

【0029】このような酸化シリコン(SiOx)層3 0におけるSiOxのX値は、1.0~2.0の範囲、 好ましくは、1.3~1.9の範囲に設定される。この 値が1.0未満になると、透明性が悪くなったり、絶縁 件が乏しくなったりしてプラズマディスプレイパネルと 【0021】図1は、PDPの構成が理解しやすいよう 50 して好ましくない特性傾向が生じる。また、この値が大

きくなると水蒸気および酸素バリア性が悪くなる傾向が 生じ、MgO表面の保護が十分でなくなるという不都合 が生じる。なお、X値は、ESCAによる測定で、膜表 面から、深さ10~100Åまでの平均値で定義され る.

【0030】また、酸化シリコン (SiOx)層30の 膜厚は、200~1000Å、好ましくは、200~5 00Åに設定するのがよい。この値が200Å未満とな ると、十分なバリア機能が発揮できなくなるという不都 合が生じ、また、この値が1000Åを超えると、過剰 10 の膜厚となり経済的にも好ましくないし、また、セル発 光によりスパッタ(いわゆるエージング)された酸化シ リコンの飛散成分がセル内に多く存在するようになり特 性に悪影響を及ぼすおそれがある。

【0031】このような酸化シリコン(SiOx)層3 Oは、MgO保護層7を真空成膜した後に、同じ真成膜 槽内にて引き続き連続的に真空成膜されることが好まし い。MgO保護層7表面の潮解反応および汚染を効率く 防止するためである。真空成膜法としては、例えば、ス パッタ、EB蒸着等が挙げられる。

【0032】このようにしてMgO保護層7表面を酸化 シリコン (SiOx) 層30で覆うことによりMg〇表 面は大気に晒されることなく、次ぎの封着工程に移行す ることができる。

【0033】封着工程では、図1に示されるように上述 してきた前面板ユニット100と、前記蛍光体層9を有 する背面板ユニット200とが封着され、密封されたセ ルが構成される。この封着工程でプラズマディスプレイ パネルの形態が完成する。

【0034】このようにして封着工程を経て形成された 30 プラズマディスプレイパネルは、このまま製品として使 用可能であるが、一般には、封着後にエージング工程を 設け、このエージング工程で、予め酸化シリコン(Si Ox) 層30をスパッタ (セル内を発光させると必然的 にスパッタされる) により除去することが望ましい。 M gOを露出させて放電性能を高めるためである。このエ ージング工程は、セル中に封入されたNeやXe等の封 入ガスにより、例えば圧力300mTorr、放電電圧 210 V、エージング時間10時間で行なわれる。酸化 シリコン層30はMgOに比べて比較的容易にスパッタ (エージング) により除去される。このエージング処理 により、セル内にはプラズマ放電に起因して飛散した前 記酸化シリコン (SiOx)層成分が存在していること が確認されている。

【0035】また、仮に、エージング工程を設けること なく、製品出荷としても、実際の使用時間の経過ととも に、酸化シリコン (SiOx)層30は除去される傾向 にあり、セル内には、プラズマ放電に起因して飛散した 前記酸化シリコン(SiOx)層成分が存在する。

[0036]

【実施例】以下に具体的実施例を示し、本発明をさらに 詳細に説明する。

[実験例 I]

【0037】(実施例1)

【0038】コーニング1737ガラス基板の上にMg O保護層を厚さ5000ÅにEB蒸着法で成膜した。M g〇保護層の成膜条件としては、作動圧力(成膜真空 度) 5×10-5 Torr、加速電圧6.1kV、基板 温度100℃とした。

【0039】次いで、このように成膜したMgO保護層 の上に、同一の成膜装置を用いて連続的に厚さ500Å の酸化シリコン (SiOx) 層を反応性スパッタ法で成 膜し、実施例1のサンプルを作製した。SiOx層の成 膜条件としては、作動圧力 (成膜真空度) 3.8×10 - 4 Torr、導入アルゴン (Ar) ガス流量17sc cM、導入酸素(O2)ガス流量5sccM、放電圧力 0.2kWとした。

【0040】SiOxのX値をESCA(VG SCI ENTIFIC社製、ESCALAB Mk II)で 20 測定したところ、X=1.9であった。この時の測定条 件は、X線源: Alkα、X線出力: 15kV·20m A、測定領域:10mmΦ、光電子脱出角度:90度で あった。

【0041】(実施例2~4)

【0042】上記実施例1において、酸化シリコン(S iOx)層を形成する際の導入酸素(O2)ガス流量を 種々変えて酸化度の異なる酸化シリコン層を設けた。そ れ以外は上記実施例1と同様にして、X=1.6(実施 例2サンプル)、X=1.3 (実施例3サンプル)、X=1.1 (実施例4サンプル)のサンプルをそれぞれ作 製した。

【0043】(実施例5および実施例6)

【0044】上記実施例1において、酸化シリコン(S i Ox) 層の厚さを200Å (実施例5サンプル)、8 00Å (実施例6サンプル) にそれぞれ変えた。それ以 外は上記実施例1と同様にして、実施例5および実施例 6のサンプルを作製した。

【0045】(比較例1)

【0046】上記実施例1において、酸化シリコン(S iOx)層を設けなかった。それ以外は、上記実施例1 と同様にして比較例1のサンプルを作製した。

【0047】このように作製した各種サンプル(実施例 1~6、比較例1)について、下記の要領で加速試験を 行い、(1)外観、および(2)SEM表面観察を行っ た。

【0048】加速試験

80℃、80%RHの恒温恒湿槽 (スガ試験 屋内外温 度差劣化試験機)内にサンプルを60分間放置した。そ の後、サンプルを取り出し加速試験後でのサンプルの外

50 観写真を撮り、予め撮っておいた試験前の状態の外観写

真と比較した。さらに、試験前後におけるサンプルの表 面状態をSEM(日立製作所製、S-4500; 測定条 件:加速電圧5kV,エミッション電流10μA)によ り比較観察した。

果辞鏫活

(1)外観

比較例1のサンプルにおけるMgO層は、加速試験によ りその全面が白濁してしまった。これに対して、MgO 層の上にSiOx層を有する実施例1~実施例6のサン プルはいずれもMgO層全面が透明な状態を維持できて 10 おり、加速試験前後での変化は見られなかった。

(2) SEM表面観察

比較例1のサンプルにおけるMgO層は、加速試験によ りその表面がポーラスな (海綿状) 構造となっているこ とが確認された。これに対して、MgO層の上にSiO x層を有する実施例1~実施例6のサンプルはいずれ も、加速試験前後での変化はほとんど見られなかった。 【発明の効果】上記の結果より本発明の効果は明らかで ある。すなわち、本発明は、透明基板と、この基板の上 に形成された電極、誘電体層、およびMgO保護層を備 20 7…MgO層 えるプラズマディスプレイパネル用前面板ユニットにお いて、前記MgO保護層の上に酸化シリコン(SiO x)層が形成され構成されているので、MgOの潮解反 応を防止でき、極めて保存性に優れるプラズマディスプ

レイパネル用前面板ユニットを提供することができ、取 り扱い、作業性も良好である。このような効果はパネル サイズの大型化が図られたとしても極めて有効に作用す るものである。また、SiOxは、MgOに比べてスパ ッタ率 (atoms/ion) が4倍以上 (Arイオン600e V) 高いので、従来行なわれていたエージング時間の短 縮化が図られる傾向にある(なお、SiOxを設けた場 合、MgO表面のエージングは汚染がないので不要)。 【図面の簡単な説明】

【図1】AC型PDPの一構成例を示す斜視図である。 【図2】図1の前面板ユニットの構造を説明するための 断面図である

【符号の説明】

1…前面板

2…背面板

3…隔壁

4…維持電極

5…バス電極

6…誘電体層

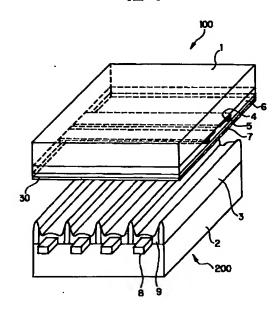
8…アドレス電極

30…酸化シリコン (SiOx)層

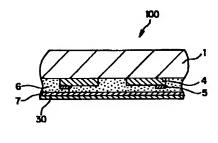
100…前面板ユニット

200…背面板ユニット

【図1】



【図2】



ERWENT-ACC-NO:

2001-035035

DERWENT-WEEK:

200459

COPYRIGHT 2005 DERWENT INFORMATION LTD

TITLE:

Front board for alternating current type plasma display

panel, has silicon oxide layer formed on magnesium oxide

layer

PATENT-ASSIGNEE: DAINIPPON PRINTING CO LTD[NIPQ]

PRIORITY-DATA: 1999JP-0103805 (April 12, 1999)

PATENT-FAMILY:

PUB-NO

PUB-DATE

LANGUAGE

PAGES MAIN-IPC

JP 3563994 B2

September 8, 2004

N/A

800 H01J 011/02 005

JP 2000294153 A

October 20, 2000

N/A

H01J 011/02

APPLICATION-DATA:

PUB-NO

APPL-DESCRIPTOR

APPL-NO 1999JP-0103805

APPL-DATE

JP 3563994B2 JP 3563994B2 N/A Previous Publ.

JP2000294153

April 12, 1999 N/A

JP2000294153A

N/A

1999JP-0103805

April 12, 1999

INT-CL (IPC): B41M001/00, H01J011/00, H01J011/02

ABSTRACTED-PUB-NO: JP2000294153A

BASIC-ABSTRACT:

NOVELTY - A MgO protective layer (7) is formed on a dielectric layer (6) with electrodes (4,5), formed on front surface board (1). A silicon oxide layer (30) is formed on the MgO protective layer. The X value of silicon oxide in silicon oxide layer lies between 1.3-1.9.

DETAILED DESCRIPTION - An INDEPENDENT CLAIM is also included for plasma display panel.

USE - For AC-type plasma display panel (PDP).

ADVANTAGE - Since the silicon oxide layer is formed on MgO protective layer. deliquescence reaction of MgO is prevented. The front board of plasma display panel of favorable handling property and favorable operativity is obtained.

DESCRIPTION OF DRAWING(S) - The figure shows the sectional view of the front board for PDP.

Board 1

Electrodes 4,5

Dielectric layer 6

MgO layer 7

Silicon oxide layer 30

CHOSEN-DRAWING: Dwg.2/2

TITLE-TERMS: FRONT BOARD ALTERNATE CURRENT TYPE PLASMA DISPLAY PANEL

SILICON

OXIDE LAYER FORMING MAGNESIUM OXIDE LAYER

DERWENT-CLASS: P75 V05

EPI-CODES: V05-A01A3B; V05-A01C7;

SECONDARY-ACC-NO:

Non-CPI Secondary Accession Numbers: N2001-027522

PAT-NO:

JP02000294153A

DOCUMENT-IDENTIFIER: JP 2000294153 A

TITLE:

FRONT PLATE UNIT FOR PLASMA DISPLAY PANEL AND PLASMA

DISPLAY PANEL USING IT

PUBN-DATE:

October 20, 2000

INVENTOR-INFORMATION:

NAME

COUNTRY

DAITO, RYOICHI

N/A

ASSIGNEE-INFORMATION:

NAME

COUNTRY

DAINIPPON PRINTING CO LTD

N/A

APPL-NO:

JP11103805

APPL-DATE:

April 12, 1999

INT-CL (IPC): H01J011/02, H01J011/00, B41M001/00

ABSTRACT:

PROBLEM TO BE SOLVED: To prevent the deliquescent reaction of MgO, enhance storage performance, relatively easily coping with enlargement of a panel size. and enhance workability by forming a silicon oxide (SiOx) layer on an MgO protecting layer in a front plate unit:

SOLUTION: Silicon oxide (SiOx) layer 30 is formed on an MgO protecting layer 7 in a front plate unit 100. Since the silicon oxide layer 30 efficiently prevents the deliquescent reaction and pollution of the MgO protecting layer. after the MgO protecting layer 7 is formed in a vacuum film forming chamber, the protecting layer is preferably, continuously formed in the same vacuum film forming chamber. As the vacuum film forming method, sputtering and EB deposition are listed. By covering the surface of the MgO protecting layer 7 with the silicon oxide layer 30, the front plate unit is transferred to the next sealing process without exposing the surface of the MgO to the atmosphere.

COPYRIGHT: (C)2000,JPO